



ASSYSTEM LABELLISÉ
BEST TRAINEE
EXPERIENCE 2022 !



Ingenieur Développement VHDL (H/F)

MKA-1217G

Assystem est une entreprise internationale avec pour mission principale d'accélérer la transition énergétique partout dans le monde.

Tous les jours, nos 6 500 switchers répartis dans 12 pays (Europe, Moyen-Orient, Asie, Afrique) connectent leurs 600 mille milliards de neurones pour s'atteler à la tâche du siècle : switcher à l'énergie bas-carbone en concevant et supervisant de grands projets.

Nous sommes un collectif engagé auprès des acteurs ayant à cœur d'opérer le switch énergétique. Le partage de nos connaissances, de nos expertises et de nos valeurs nous permet d'innover et de penser la transition énergétique différemment.

Pour assurer un avenir énergétique viable, efficace et fiable, pour tous. 80% de nos alternants reçoivent une proposition d'embauche : alors rejoignez-nous !

DESCRIPTION DU POSTE

Au sein de la Business Unit Connect dédiée aux **métiers du Contrôle Commande et de l'informatique industrielle**, vous réalisez votre apprentissage au bureau d'études hardware du département MCO (Maintien en Conditions Opérationnelles). Ce service a pour principales activités : l'Ingénierie Système, le Développement logiciel, le Développement matériel, la Maintenance des systèmes et équipements ainsi que la pérennisation d'équipements, pour les sites nucléaires français.

Dans le cadre de cette activité, les cartes électroniques de ces calculateurs peuvent faire l'objet d'une reconception afin de :

- **Traiter** les obsolescences des composants,
- **Intégrer** les fonctions logiques dans des composants programmables type FPGA,
- **Ajouter** de nouvelles fonctionnalités pour optimiser la disponibilité du système.

L'objet de votre apprentissage sera de **développer des fonctionnalités complexes** sur une cible FPGA en langage VHDL.

Les missions confiées suivent le déroulement du cycle en V du développement d'un produit, vos missions principales sont :

- **Etude** du système existant et des fonctionnalités souhaitées
- **Rédaction** des documents associés (spécification, conception, etc...)
- **Codage et simulation** VHDL,
- **Réalisation** des tests et essais de Vérification & Validation sur carte de test.

LIEU DE L'ALTERNANCE

Montigny-le-Bretonneux (78)

PROFIL SOUHAITÉ (niveau de formation, langues étrangères, qualités requises)

De formation **BAC+5 Ingénieur en électronique et informatique industrielle**, vous avez de bonnes connaissances en **électronique numérique** particulièrement du langage VHDL.

Votre **curiosité technique**, votre **aisance rédactionnelle**, votre **rigueur** ainsi que votre **esprit d'équipe** sont les qualités essentielles pour mener à bien votre mission.

Intégré(e) dans l'équipe locale, vous êtes amené(e) à **échanger avec les interlocuteurs techniques** contribuant à ce projet dans un contexte de collaboration humainement enrichissant.

POUR POSTULER

Cliquez sur l'intitulé du poste ou
rendez-vous sur

<https://www.assystem.com/fr/carriere/>

